

組み込みソフトウェアのためのシミュレータ開発

木村 裕樹 (株式会社マイクロソフトウェア 北海道支社)

E-mail:h.kimura@sap.micros.co.jp

要旨：近年、組み込みソフトウェア開発に限ったことではないが、ますます人件費などのコスト削減が求められている。組み込みソフトウェアの検証には本来試作機が必要となるが、コスト上の問題から十分な台数を用意できないことが多い。そのため、試作機の代わりとなるシミュレータの重要度が増している。

本論文では、6年間 MFP 機のシミュレータ開発に関わってきた経験から、シミュレータ導入のメリット、シミュレータにおける問題解決、及び効率化のための手法について述べる。

キーワード：コスト、組み込み、シミュレータ、効率化

Simulator development for embedded software

Hiroki Kimura (Micros software Inc.)

Abstract: In recent years, Cost reductions, such as not only embedded software development but personnel expenses, are called for.

Although verification of embedded software requires an experimental model, sufficient number may be unable to be prepared from the problem of cost.

Therefore, the importance of the simulator is increasing as a substitute of an experimental model.

In this thesis, From experience concerned with simulator development of an MFP machine for six years, The technique in simulator development is discussed.

Keywords: Cost, built - in, Simulator, making efficient